

#### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 01310553 A

(43) Date of publication of application: 14 . 12 . 89

(51) Int. CI

H01L 21/68 H01L 21/205 H01L 21/302 H01L 21/31

(21) Application number: 63142073

(22) Date of filing: 09 . 06 . 88

(71) Applicant:

**FUJI ELECTRIC CO LTD** 

(72) Inventor:

KIYOFUJI SHINJI

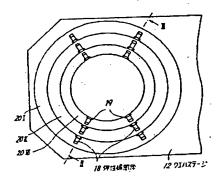
### (54) SEMICONDUCTOR WAFER TREATING DEVICE

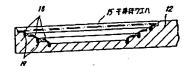
(57) Abstract:

PURPOSE: To make it possible to deliver wafers safely and reliably without applying an unreasonable impact load to the wafers by a method wherein elastic buffer members are installed on a wafer receiving surface, on which the wafers are placed, on a tray-shaped wafer stage mounted on a handling mechanism.

CONSTITUTION: Elastic buffer members 18, which are used as spring members, are ready-installed on a wafer receiving surface on a wafer stage 12 and when a wafer holding mechanism is made to descend from the upper direction in a state that a handling mechanism mounted with semiconductor wafers 15 is stood by here, the members 18 are deflected at a point of time when a static chuck is landed on the wafers 15 to absorb and relax an impact to be applied to the wafers. Moreover, in this case, even of the attitudes of the wafers 15 placed on the stage 12 are a little slanted, the attitudes of inclination of the wafers 15 are automatically corrected and the wafers are abutted on the chucking face of the chuck in parallel to the chucking face. Thereby, the wafers 15 are reliably attracted and delivered to the chuck by applying a voltage to the chuck.

COPYRIGHT: (C)1989,JPO&Japio





## ®日本国特許庁(JP)

## ⑩特許出願公開

# @ 公開特許公報(A) 平1-310553

⑤Int.Cl.⁴

識別記号

庁内整理番号

❸公開 平成1年(1989)12月14日

H 01 L 21/68 21/205

21/205 21/302 21/31 21/68 N-7454-5F 7739-5F B-8223-5F

F - 6824 - 5F

R-7454-5F審査請求 未請求 請求項の数 2 (全5頁)

60発明の名称

理人

MH2

半導体ウエハ処理装置

②特 願 昭63-142073

②出 願 昭63(1988)6月9日

⑩発 明 者 清 藤

真 次

神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会

社内

⑪出 願 人 富士電機株式会社

弁理士 山口 巖

神奈川県川崎市川崎区田辺新田1番1号

#### 明 細 🖷

1. 発明の名称 半導体ウェハ処理装置 2. 毎許請求の範囲

(2) 観求項1 に記載の半導体ウェハ処理装置において、ウェハ保持機構に組み込まれた静電チャックに対し、そのチャック面側に静電チャックのウェハ保持力よりも弱い力でウェハを離脱方向に押圧付勢するウェハ離脱用ばね部材を備えていることを特徴とする半減体ウェハ処理装置。

3. 発明の詳細な説明

#### (産業上の利用分野)

本免明は、半導体ウエハ(以下「ウエハ」と呼称する)に対しプラズマCVDなどのプロセス処理を行う半導体ウエハ処理装置に関する。

#### (従来の技術)

頭記した半導体ウェハ処理装置として、第4図に示すような改業処理方式の半導体ウェハ処理装置が同じ出験人より特願昭62-278746として既に提案されている。

 れてない昇降駆動機構に伝動結合されている。

また第 2 ロック 室 9 に対向して 室外側にはクリーンペンチ 14を 購えており、ここに ウェハ15を 収容した カセット 16と前記中総受け渡し 機構 10との間で ウェハ15の移送、受け渡しを行う別なハンドリング機構 17が設置してある。

位置に上昇復帰し、ハンドリング機構11は第1ロック 室 8 の室内に退避して再び真空仕切弁を閉じる。これによりウエハのローディングが済み、この状題でプラズマ C V D 等のプロセス処理を行う。一方、ウエハのプロセス処理が済むと、前記したローディング操作とは逆な順序で処理済みのウエハがウエハ保持機構 6 よりハンドリング機構11のウエハステージ12へ受け彼され、さらに第1.第2ロック室を経て室外に待機しているカセット16に収容される。

#### (発明が解決しようとする課題)

ところで、約記した半導体ウェハ処理装置において、ウェハ保持機構 6 とハンドリング機構 11のウェハステージ12との間でウェハ15を受けれがある過程で、両者間の位置決めに多少でもずれが例のでは、ウェハ15の受けないが確実に行われずリングでは下方に待敗位置しているウェハハ保持機で下ろってハステージとの間に押圧されてはチャックとウェハステージとの間に押圧されて

次に前記装置によるウエハの投送、プロセス処 母について登明すると、まず未処理のウェハを収 容したカセット16を所定位置にセットし、ここか らハンドリング機構17の操作で一枚ずつ取出した カエハ15を真空仕切弁を閉いた第2ロック室9の 中継受け渡し機構10に受け渡し、再び真空任切弁 を閉じて室内を真空排気する。続いて第1ロック 笠 8 と 第 2 ロック 筮 9 .との 間の 真空仕切弁を閉 6、 ヘンドリング機構11の操作でウエハ15を第2ロッ ク室 9 より 第 1 ロック 窒 8 に取り込んだ後に再び 真空仕切弁を閉じる。次にプロセス反応盛1と第 1 ロック窒 8 との間の真空仕切弁を開き、ハンド リング 楓 禄 11 の 操 作 に よ り ウ エ ハ 15を ヴェ ハ ス テ ージ12に 載せたまま 室内 例に設置したウェハ保持 极雄 6 の真下位置に移動する。続いてウェハ保持 **機構 6 を下降操作し、節電チャックのチャック面** がウェハステージ12に載っているウエハ15に着地 したところで停止し、ここで修電チャックの電極 に世圧を印加してウエハ15を静電チャックに吸着 保持させる。その後にウェハ保持機構6は再び定

破倒したり、またウエハステージに包ったウエハの姿勢が傾いているとウエハ保持機構へ受け渡す 際に修電チャックへの吸着が不確実となって受け 渡しミスを招くなどのトラブルが発生することに

このためにウエハ保持機構 6 . ハンドリング機構 11などの観器には極めて高い位置決め特度が要求されるが、高い位置決め特度の機能を持たせるためには機器のコストが大幅に踏む他、実際に現地で半導体ウエハ処理整置を組立施工する際に行う機器相互間の連繫位置合わせの調整作業が極めて厄介である。

また別な問題として、ウエハ保持機構 6 に採用した都貫チャックは、ウエハの切り難しに際して電板への電圧印加を停止してもしばらくは残留電荷による都電吸着力が作用する。このために電板への電圧印加低下後に時間を待たずにウエハを登録させる方法を実施しているが、ウエハを強制難限させる方法を実施しているが、

このガスプローによる難設方式では、 その部度ブローガスがプロセス反応室内に吐き出されるので室内の真空度が低下する他、ガスプローに伴ってウェハ周辺部材から塵埃が最散し、ウェハの処理 面を汚損させるおそれがある。

本発明は上記の点にかんがみ成されたものであり、前記したウェハ受け渡し過程でのトラブル発生を防止し、多少の位置決め誤差分も吸収してハンドリング機構とウエハ保持機構との間で安全・かつ確実にウェハ受け渡しが行えるようにして前記課題の解決を図った半導体ウェハ処理装置を提供することを目的とする。

## (課題を解決するための手段)

上記課題を解決するために、本発明の半導体ウエハ処理装置においては、ハンドリング機構に搭取したトレー状のウエハステージに対し、半導体ウエハを載せるウエハ受け面に弾性援衝体を設置して構成するものとする。

また、プロセス反応室内に設置のウエハ保持機構に組み込まれた静電チャックに対し、そのチャ

ウェハ離脱用ばね部材は、ウェハを蜂電チャックに吸着保持させた状態で電圧印加を停止すると、 残留吸着力に抗してばね力でウェハを強制離脱が せるように働く。しかもばね力でウェハを強制 脱させることにより、従来のガスプロー離脱方 で問題となっていたプロセス反応室のおそれは一 影響・ 逸埃によるウェハの汚損などのおそれは一 切生じることがない。

#### (実施例)

第1回、第2回はハンドリング機構に装備した ウェハステージに対する本発明実施例の構成を示 す平面回、断面回、第3回はウェハ保持機構に組 み込まれた約電チャックに対する本発明実施例の 構成図を示すものである。

まず第1回、第2回において、12はトレー状のウエハステージであり、第4回に示したハンドリング機構11に搭取してウエハ15を搬送するものである。ここでウエハステージ12におけるウエハ受け面に対し、周上4箇所には符号18で示す弾性級街体が分散配備されている。この弾性級街体18は、

ック面側には許なチャックのウェハ保持力より も 弱い力でウェハを魅敗方向に押圧付勢するウェハ 継放用ばね部材を備えるとよい。

#### (作用)

また、ウエハ保持機構の静電チャックに設けた

例えばし字形に済曲させた仮ばねとして成り、その一辺をウェハステージ12の底面側に穿った係止穴19に依押して保持されている。またウェハステージ12のウェハ受け面には、例えば直径6インチ、5インチ、4インチの各ウェハサイズに対応させるように、3段の階段状ステージ201、201、20日が形成されており、かつステージ毎に弾性緩衝体18が配備してある。

また第3図において、ウエハ保持機構6は、静 電チャック21をチャック保持具22の下面に収けけ た構造で、かつ静電チャック21の周上には複数 15 所にウエハ難散用ばね部材23がホルダ24を介して 分散配確されている。ここでばね部材23は、静 手ャック21に吸着保持されたウエハ15の周縁配配 きなから押圧しており、かつそのばね力は静電を キック21のウエハ吸着力よりも弱いばね力に設定 キック21のウエハ吸着力よりも弱いばねカーに されている。なお図中、25、26は静電チャック された分割電極、27は電極への特電協子 に 過み込まれた分割電極、27は電極への特電協子

次に前記した構成によるウエハ保持機構5とハ

ンドリング 農様 11のウェハステージ12との間で行 うりェハ15の受け渡し動作を説明する。まず第4 図において、ハンドリング機構11のウェハステー ジ12に載せてプロセス反応室1内に設入したウエ ハ15をウェハ保持機構6ヘ受け渡すローディング 工程では、ウェハステージ12がウエハ保持機構 6 の真下位置に移送されて来ると、ウェハ保持機構 6 が下降して野電チャック21 (類 3 図) がウエハ 15の上に若地して停止する。この過程でウエハス テージ個では弾性接街体18が挽み、着地の衝撃を 吸収するとともに、ウエハ15が許なチャック21の チャック節へ平行に密着するよう姿勢修正される。 ここで移電チャック21の電板に電圧を印加するこ とにより、ウエハ15が静電チャック21に正しく吸 若保持されることになる。つまり、ウエハ保持機 抱らとハンドリング機構11との間に多少の位置す。 れがあっても、この位置決めのずれ分を吸収して ウェハ15を安全。かつ確実にウエハ保持機構6へ 受け波すことができる。なお、ウエハの受け彼し が済むと、ウェハ保持機構6が定位置に上昇復帰

し、ウェハステージ12はハンドリング機構I1の投作で第1ロック窗8に戻る。

一方、プロセス処理後にウエハ15をウエハ保持 破構 6 から超脱してハンドリング 機構11のウエハ ステージ12へ受け渡しするアンロード工程では、 ウェハステージ12をウェハ保持機構6の真下位置 に移動し、さらにカエハ15を静電チャックに吸着 したままりエス保持機提らをりェスステージ12に 接近する位置まで下降させる。ここで辞電チャッ ク21への世圧印加を停止すると、残留質問による **修食吸去力が低下する過程でウェハ緩脱用ばね部** 材23のばね力が打ち勝つようになると、ウェハ15 はばね力でチャック面から強制雑説し、下方に待 機しているウェハステージ12上に落下して受け彼 される。しかもこの受け波し過程でも弾性級衝体 1.8が有効に働き、ウェハ15は衝撃なしにウェハス テージ12に受容され、ウエハを破損から保護する。 (発明の効果)

本発明による半導体ウェハ処理装置は、以上説明したように構成されているので、次記の効果を

奏する.

すなわち、ハンドリング機構に搭載したトレー 状のウェハステーツに対し、ウェハを載せるウェ ハ受け面に弾性機衝体を設置したことにより、ウェハ保持機構との間でウェハ受け渡しを行う際に 多少の位置ずれがあっても、この位置ずれを吸収 してウェハに不当な衝撃荷重を加えることなく安 全、かつ確実に受け渡すことができる。

かくしてスループットが高く、かつウエハ受け

被し動作に対する安全性、信頼性の向上が図れる 半遅体ウェハ処理装置が得られる。

4. 図面の簡単な説明

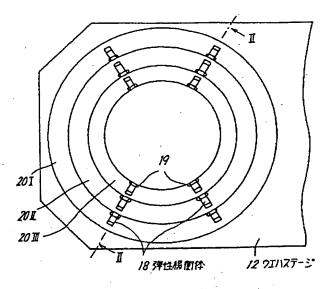
第1図、第2図はハンドリング優補に対する本発明実施例の構成を示す平面図、および第1図における矢視Ⅱ-Ⅱ断面図、第3図はウェハ保持機構に対する本発明変施例の構成図、第4図は本発明の実施対象となる半導体ウェハ処理装置の全体機要図である。各図において、

1: プロセス反応室、 6: ウェハ保持機構、 11: ハンドリング被構、 12: ウェハステージ、 15: 半 導体ウェハ、 18: 弾性緩衝体、 21: 静電チャック、 23: ウェハ難脱用ばお部材。

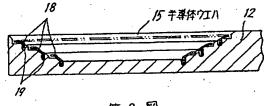
代度人在理士 山 口 数



## 特閒平1-310553(5)



第 1 図



第2図

